



陽明交大電機菁英海外研習獎學金  
(NYCU EE Global Elite Scholarship)

2026北加州頂尖大學暑期  
實習暨企業參訪計畫

方凱田

PROFESSOR AND CHAIRMAN

DEPARTMENT OF ELECTRONICS AND ELECTRICAL  
ENGINEERING

NATIONAL YANG MING CHIAO TUNG UNIVERSITY  
NOBEMBER 18TH, 2025





# Outline

- |          |               |          |                          |
|----------|---------------|----------|--------------------------|
| <b>1</b> | <b>企業參訪計畫</b> | <b>5</b> | <b>審查標準及評分方式</b>         |
| <b>2</b> | <b>實驗室介紹</b>  | <b>6</b> | <b>義務與成果</b>             |
| <b>3</b> | <b>申請資格</b>   | <b>7</b> | <b>申請及審查時程</b>           |
| <b>4</b> | <b>應繳文件</b>   | <b>8</b> | <b>SILICON VALLEY 參訪</b> |



# 北加州頂尖大學暑 期實習暨企業參訪 計畫 (1/3)

- 願景：「從校園到矽谷，培育未來科技領袖

- 結合產業與學術資源，打造學生探索創新、實踐夢想的國際舞台

- 計畫目標: 培育與留才  
**(TALENT DEVELOPMENT & RETENTION)**

- 拓展學生的國際視野，提升全球移動力(GLOBAL MOBILITY)

- 鼓勵優秀學生持續深造、攻讀博士，並促進人才持續讀攻讀本系研究所，形成永續的學術傳承與創新能量

# 北加州頂尖大學暑期實習 暨企業參訪計畫 (2/3)

## 計畫概述:

預計遴選 共15 位 ( 奬學金補助12位  
每名新台幣18萬元整，另開放3名自  
費名額 ) 大學部優秀學生，於暑期前  
往北加州(Silicon Valley & Bay Area)  
進行

- 名校實驗室研究實習  
學校包含：UC Berkeley、UC Davis  
、Stanford University

- 頂尖企業參訪  
參訪企業包含：Google、NVIDIA、  
Meta、BizLink, etc

## 參與對象:

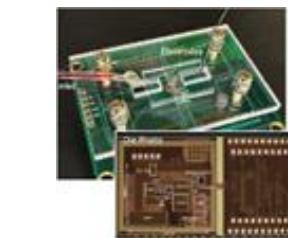
- 大三升大四
- 大四升碩一在學學生

## 計畫期程:

預定於 2026 年 7 月至 8  
月 期間進行，為期兩個月  
的海外實習與參訪行程



# 北加州頂尖大學暑期實習暨企業參訪計畫 (3/3)



Modern Digital and  
Analog Communication Systems



B. P. LATHI | ZHI DING



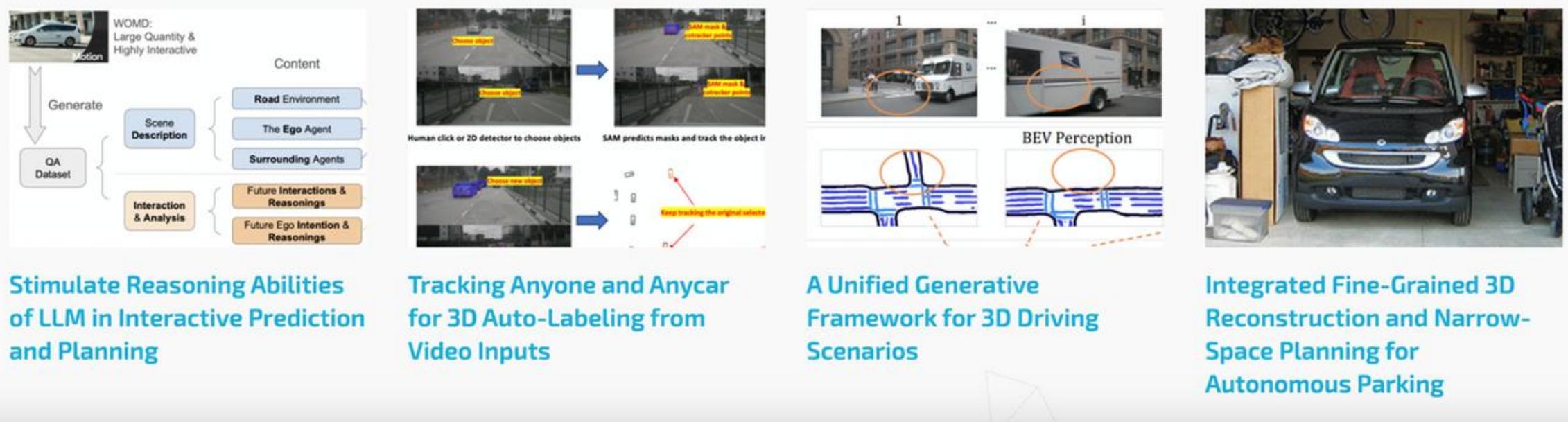
# 實驗室介紹 (1/4)

## Researcher *Masayoshi Tomizuka*

### Researcher Biography

<http://www.me.berkeley.edu/people/faculty/masayoshi-tomizuka>

### Current Projects



*Masayoshi Tomizuka*



Berkeley DeepDrive

# 實驗室介紹 (2/4)

## Professor Zhi Ding

Department of Electrical and Computer Engineering  
One Shields Avenue, Kemper Hall  
University of California  
Davis, CA 95616

### Research Website

Email: zding at uc当地.edu  
Phone: (530) 752-4625

### Research

Digital Wireless Communications; Cross-Layer Wireless Network Design and Optimization; Statistical Signal Processing Methods; Digital and Array Signal Processing, Cyclostationary and Higher Order Statistics, Adaptive Signal Processing, System Identification and Spectrum Estimation.

Modern Digital and  
Analog Communication Systems



B. P. LATHI | ZHI DING

OXFORD  
UNIVERSITY PRESS



Professor Zhi Ding

**UCDAVIS**  
ELECTRICAL AND COMPUTER  
ENGINEERING

# 實驗室介紹 (3/4)

CHIEN LAB

Our group's research focuses on integrated circuits and their convergence with bio- and quantum technologies. We are dedicated to creating sensors and devices for point-of-care diagnostics and emphasizing continuous monitoring through wearables, implantable devices, injectables, and swallowables. Additionally, we explore millimeter-wave ICs for communication, sensing, and interfaces for qubits. Please come talk to us if you're interested in!



## Jun-Chau Chien

### **Assistant Professor**



BSAC

**Berkeley Sensor & Actuator Center**  
*The University of California BERKELEY*  
*The University of California DAVIS*  
<http://bsac.berkeley.edu>

# 實驗室介紹 (4/4)

- Summer Topics: ASIC IC Design and Testing, Quantum Physics

## CONTACT

---



### Work

[yuntse@SLAC.Stanford.EDU](mailto:yuntse@SLAC.Stanford.EDU)

### University - Staff

Department: SLAC National Accelerator Laboratory

Position: Staff Scientist

2575 Sand Hill Rd

Mailstop 0078

Menlo Park, California 94025



**Yun-Tse Tsai**

STAFF SCIENTIST, SLAC NATIONAL ACCELERATOR LABORATORY

**SLAC** NATIONAL  
ACCELERATOR  
LABORATORY

**Stanford**

# 申請資格

•申請人須符合下列條件：

(一) 本系大三或大四之在學學生。申請時，學生應檢附在學證明；如為提早畢業而無法提供在學證明者，得以畢業證書影本代替。此外，申請者須繳交「擬繼續讀本系研究所之切結書」，以展現持續深耕本系相關研究領域之意願。

(二) 大學累積平均成績 80 分以上（相當於 GPA 3.5 以上），操行成績85分以上。

(三) 語言能力規定（非必備條件，符合下列任一項者優先考量）：

1.托福IBT成績達79分；

2.雅思(IELTS)成績達6.5分；

3.通過全民英檢(GEPT)中高級複試；

4.多益 (TOEIC) 測驗成績符合以下任一標準：

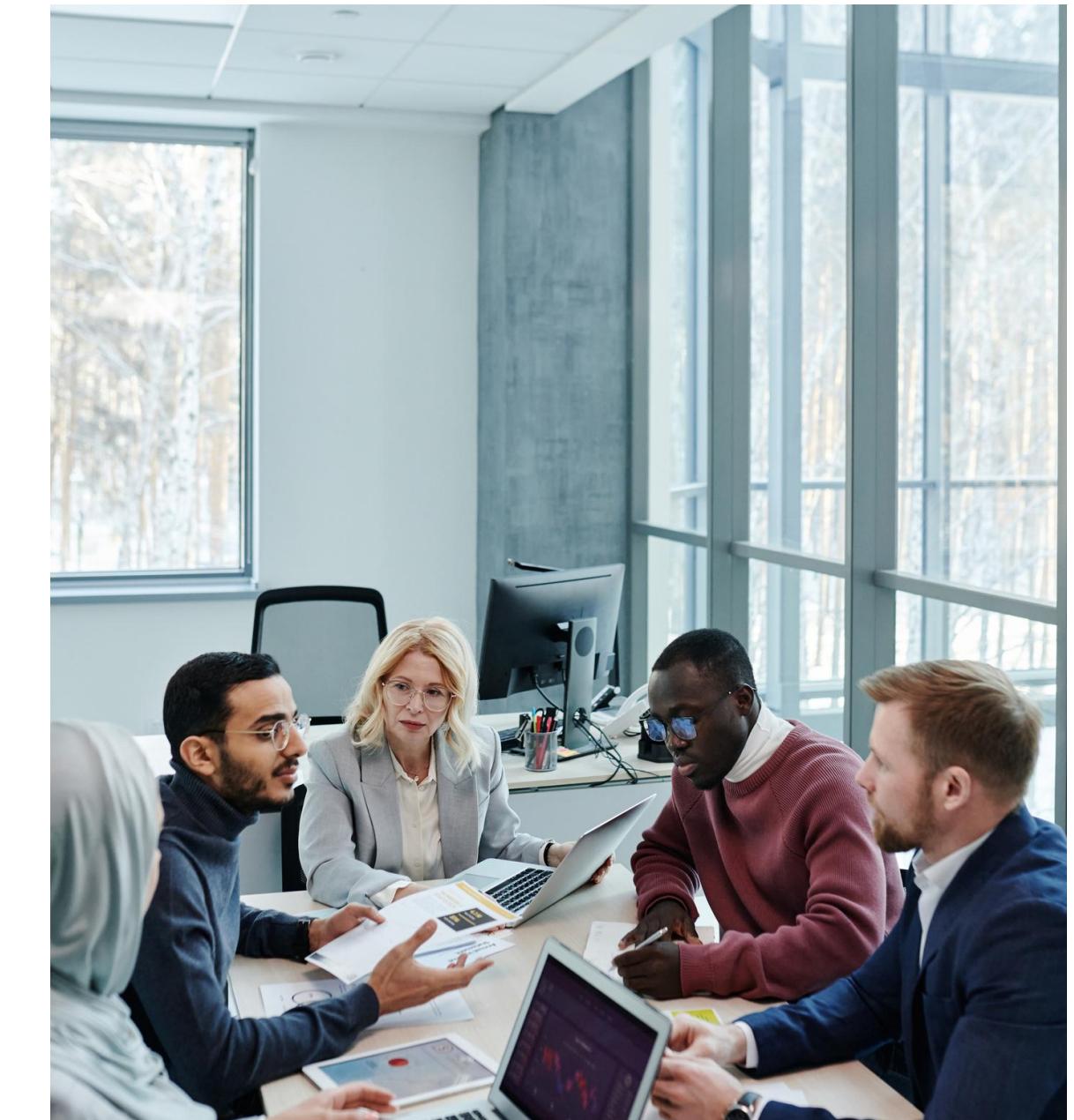
(1) 聽力 400 分及閱讀 385 分（僅適用於聽讀測驗）；

(2) 聽力 400、閱讀 385、口說 120、寫作 120（適用於聽說讀寫測驗）。

# 應繳文件

申請人應繳交以下資料（限紙本繳交）：

- 申請表。
- 在學證明。
- 擬續讀本系研究所之切結書。
- 歷年中文成績單（含操行成績）。
- 修習本系所開專業必、選修之英語授課之科目  
〔另包含微積分(一)(二)榮譽班及物理(一)(二)榮譽班〕者優先考量。
- 語言能力成績證明(非必要，列為加分項目)。
- 個人自傳（中英文撰寫皆可，兩頁以內）。
- 研究計畫（英文撰寫，兩頁以內）。
- 研究所指導教授（限電機系碩博士班、電信所、電控所、電子所、醫電所教授）之推薦與簽名  
（涵蓋於申請表內，非必要，列為加分項目）。
- 其他有利審查之資料（如競賽獲獎、研究成果、語言研修經驗等）。



# 填寫志願的方式

篩選方式將綜合考慮整體排序及志願序。

申請海外實驗室志願序	<p>請於 <input type="checkbox"/> 內填入1-4:</p> <p><input type="checkbox"/> 實驗室1：<u>Masayoshi Tomizuka</u></p> <p><input type="checkbox"/> 實驗室2：<u>Zhi Ding</u></p> <p><input type="checkbox"/> 實驗室3：<u>Jun-Chau Chien</u></p> <p><input type="checkbox"/> 實驗室4：<u>Yun-Tse Tsai</u></p> <p>※可依個人意願填寫，不必填滿四項</p>
參與類別意願	<p><input type="checkbox"/> 僅願參加補助名額（如未獲補助，放棄參與）。</p> <p><input type="checkbox"/> 願意以自費身分參與本計畫（若未獲補助，仍願自費前往）。</p> <p>※未錄取補助名額但通過審查且願意自費者，可依當年度計畫情形酌情開放參加。</p>

# 審查標準及評分方式

## 審查標準

- 申請學生經書面審查通過後，須進行英文口頭報告。通過與否將以電子郵件通知，報告日期及相關資訊以本系網站公告為準。
- 甄選結果由本系系主任及審查委員共同審定，並得視情況邀請預定合作之國外指導教授參與審查，以確保選拔之公正與專業。

## 評分方式

### 書面審查 ( 50% )

- 綜合評估研究計畫之完整性與可行性、個人自傳與學習表現、及相關佐證資料。

### 口頭報告 ( 50% )

- 依英文表達能力、簡報內容之清晰度、研究構想之邏輯性與創新性、以及答辯表現等項目評分。
- 自我介紹 + 讀書計畫 + 研究計畫 (4 min) + Q&A (2 min)

# 義務與成果

- 獲補助者應全程參與當次活動。
- 活動結束後一個月內，須繳交英文成果報告一份，並於本系分享心得。**(15-20 PAGES OF PPT FILE)**
- 本系與國外指導教授共同制定實驗室研究討論會之出席紀錄表。因個人因素無法全程參與實驗室研究討論會或其他相關活動者，本系得追回全部補助金額（若為不可抗拒之因素者，回國後採個案審查）。
- 學生須自行辦理交流訪問簽證、租屋及海外健康保險等相關事宜；若未如期辦妥相關手續致無法參與者，依同條前款規定辦理。



# 申請及審查時程

每年12月收件

- 收件期間以十日為限。
- 每年確切收件期間以本系系網站公告為準。
- 114學年度申請期間為  
2025/12/22(一)起至  
2025/12/31(三) 17:00為止。

第二階段面試  
115/2/24(二)9:00

- 請欲申請之同學預留時間。

「2026交大日」  
公開受獎

- 獲獎學金補助學生將於「2026交大日」公開受獎
- 陽明交大電機菁英海外研習獎學金 (NYCU EE Global Elite Scholarship)

- 申請前請詳閱辦法，申請文件請依限紙本繳交至工程四館111辦公室6號櫃台
- 聯絡人：黃瀅葳 分機：54074 EMAIL：[badada@nycu.edu.tw](mailto:badada@nycu.edu.tw)

# Silicon Valley 參訪 (2025)



# Silicon Valley 參訪 (2023)





# Q & A

