

淨零碳排及永續晶片 工作坊

 **12.19**

FRIDAY

13:00 — 17:00

 **和選旅風起廳** 新竹市大學路16號

陽明交通大學 電子研究所

黃柏蒼 副教授

**Toward System-Design-
Technology Co-Optimization for
Sustainable Computing Chiplets**

- Analysis of carbon footprint for computing chips
- Carbon footprint modeling
- Chiplets for sustainability
- Low-power design techniques

中央大學電機工程學系

陳聿廣 副教授

**Sustainable and Aging-Resilient
Design Strategies for Energy-Efficient
Systolic-Array AI Accelerators**

- long-term reliability and aging challenges
- Aging-Resilient Design Strategies for AI Accelerators
- Aging-aware workload deployment



報名



主辦單位:教育部跨域智慧晶片設計人才培育計畫推動辦公室
聯絡人:鄭小姐 andrea1669@nycu.edu.tw

12.17前報名網址:<https://forms.gle/LXdpqzfta5cgG4Nx9>