

THE 35TH



Design/CAD 2024

VLSI Design/CAD Symposium

超大型積體電路設計暨 計算機輔助設計技術研討會

2024. 7.30 (五) ▶ 8.2 (五) 台中福容大飯店麗寶樂園

第 35 屆超大型積體電路設計暨計算機輔助設計技術研討會 (VLSI Design/CAD Symposium) 謹訂於 2024 年 7 月 30 日至 2024 年 8 月 2 日假台中福容大飯店 麗寶樂園舉行。本屆大會主題為「Data-centric Paradigm」，依研究主題分為四大領域 24 個子領域，公開徵求各界稿件。除了口頭 / 海報論文發表及短期課程外，大會將邀請多位產學界菁英聚焦於 Data-Centric 運算之智慧應用與創新技術進行專題演講。同時亦安排一系列前瞻設計與量測技術論壇、學術與職涯規劃座談會及各項動態展示等活動。

投稿截止日期

~~2024 / 05 / 16 (四)~~

2024 / 05 / 23 (四)

* 原截止日為 5.16，延展至 5.23

*** 獲選 Best Papers 將推薦至 IJEE Special Issue ***

論文接受通知

2024 / 06 / 18 (二)

論文投稿主題

Analog & RF

- Analog Circuits and Sensor Interfaces
- Data Converters
- Power Electronic Circuits and Systems
- PLLs/DLLs and Wireline Transceivers
- RF/mm-Wave Circuits and Wireless Transceivers
- Imagers, Displays, Memory, MEMs and Biomedical Circuits

EDA & Testing

- DFT and Fault Modeling
- Mixed-Signal/RF/Memory/ MEMS Test
- SiP/SOC Test/Reliability and Security
- System and Logic Level Modeling/ Synthesis/Optimization/Verification
- Physical-Level Synthesis/Optimization/Verification
- Timing/Power/Thermal Modeling/Analysis/Optimization and DFM
- CAD/Testing for Emerging Technologies

Digital & System

- Low-Power Logic, Arithmetic Circuits, and Hardware Security
- Multi-core Systems, Network on Chip, and Embedded SOC Systems
- Baseband Signal Processing ICs, Communication & IoT Systems
- Artificial Intelligence Circuits and Systems, Neuromorphic Hardware
- Digital Signal Processing ICs, Image/Visual & Multimedia Systems
- Biomedical, Bioinformatics, Biometrics, and Healthcare Systems

Emerging Technology

- Automotive Electronics/Systems
- Edge and Cloud Computing
- Lab-on-a-Chip
- 5G and Satellite Communications
- Quantum Computing Circuits and Systems

指導委員會

主席／陳巍仁教授 臺灣積體電路設計學會
委員／吳安宇教授 臺灣大學電機系
吳誠文教授 清華大學電機系
周世傑教授 陽明交通大學電機系
徐爵民教授 清華大學資工系
張振豪教授 中興大學電機系
謝明得教授 成功大學電機系
關志達教授 臺灣大學電機系
(依姓氏筆劃排列)

大會組織

榮譽主席／林奇宏 校長
大會主席／張添垣
執行秘書／賴伯承
議程主席／范倫達、陳宏明、陳柏宏
出版主席／郭建男
總務主席／陳坤志、許騰尹、廖育德
財務主席／劉建男
公關主席／張錫嘉
課程主席／洪崇智、葉宗泰
註冊主席／黃柏蒼
大會秘書／陳珮瑜、彭芳桂、蔡函穎

議程委員

丁信文、方劭云、王俊堯、江介宏、江衍忠、吳志峰、吳俊峯、吳建明、吳崇賓、呂仁碩、李大輝、李宇軒、李佩君、李進福、阮聖彰、林光浩、林忠緯、林承鴻、林柏宏、林英超、林書彥、林泰吉、林群祐、林榮彬、林鴻文、施信毓、洪振傑、范志鵬、范育成、范銘彥、夏勤、翁峻鴻、高少谷、張順志、張裕鑫、張鴻堃、梁新聰、盛鐸、郭可驥、郭建宏、郭建男、陳元賀、陳世倫、陳聿廣、陳坤志、陳信樹、陳冠宏、陳勇志、陳厚銘、陳建中、陳春僥、陳盈如、陳景然、陳朝烈、陳筱青、彭朋瑞、彭盛裕、溫宏斌、湯松年、黃世旭、黃育賢、黃宗柱、黃俊郎、黃柏蒼、黃崇禧、黃朝宗、黃雅存、楊家驤、廖育德、管延城、劉一字、劉宗德、劉建男、劉靖家、蔡佩芸、蔡孟勳、蔡宗亨、蔡家齊、鄭光偉、鄭湘筠、鄭維凱、賴以威、賴伯承、賴信志、謝東佑、謝秉璇、鍾勇輝、魏一勤、羅有龍。

(依姓氏筆劃排列)

主辦及贊助單位

主辦單位：臺灣積體電路設計學會(TICD)
指導單位：教育部資訊及科技教育司
承辦單位：國立陽明交通大學電子研究所
協辦單位：中央研究院資訊科技創新研究中心
國科會工程處工程科技推展中心
財團法人工業技術研究院
國研院台灣半導體研究中心
教育部智慧晶片系統整合推動聯盟



www.vlsicad2024.org