

創意電子股份有限公司

2023 暑期實習簡章

一、目的

本公司為運用專業人才與技術資源，培育半導體設計服務之研究人才，提供國內外大專院校學生暑期實務學習的機會。

二、招募對象

國內外大專院校之大三(升大四)之在學學生。

三、實習期間與時數

2023 年 7 月 3 日至 2023 年 8 月 31 日，週一至週五 8:30-17:30。

四、需求名額與實習內容

職缺名稱	員額	工作內容
CAD Engineer	1~2	1. CAD script development. 2. 內部系統資料整理.

Digital DV Engineer	1~2	1. Get familiar with Verilog simulation and support data post-processing and failure analysis. 2. Get familiar with Python programing and develop utilities for Design. 3. Verification report generation and flow automation.
Product Engineer	1~2	1. 量產資料整理 (WAT distribution, wafer edge yield map analysis, yield variation analysis, Field-related map analysis, JUMP: SIDD analysis, etc.). 2. Narrow sheet device paper study.
SI/PI Simulation Engineer	1~2	1. Package/PCB Model extraction by EM tooling. 2. Signal Integrity and Power Integrity research for most update high speed interface. 3. Analyze and correlate power distribution network between equivalent circuit and s-parameter.

五、申請時間

即日起受理申請，至本公司關閉 104 人力銀行刊登之職缺止。

六、申請方法

逕行至本公司 104 人力銀行招募專頁投遞履歷資料，經本公司履歷審查合格者，將主動通知同學進行面談。

八、實習薪資與福利

(一)依學歷敘薪新台幣\$35,000-45,000。

(二)依勞動基準法投保勞、健保及提撥勞工退休金。

(三)用餐補助(未含括於薪資中)。

九、計畫異動

如因天災等不可抗力之因素，本公司將視情況延期、取消或調整實習時間與方式，並保留計畫最終修改、變更、解釋及取消之權利，若有相關異動將另行以 e-mail 公告相關訊息。